



# Marcos Horro

Doutorando (FPU)

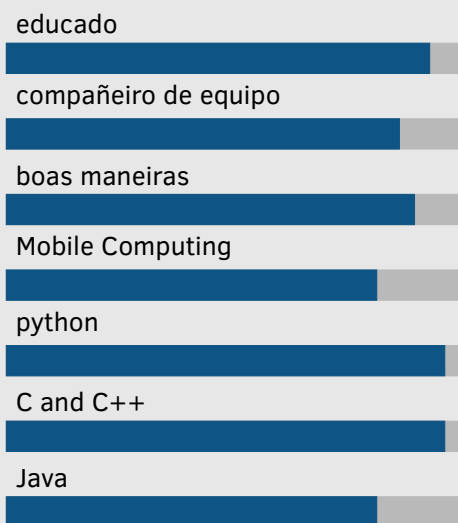
- 29 Xullo 1994
- A Coruña
- +34 618 62 67 37
- <http://gac.udc.es/~marcos.horro>
- marcos.horro@udc.gal

## Sobre min

Na actualidade estou realizando os estudos de doutoramento en enxeñaría de computadores na Universidade da Coruña, no departamento de enxeñaría de computadores, no Grupo de Arquitectura de Computadores. Non teño moito tempo para moitas outras cousas, pero encántanme os deportes e calquera aparato que leve un motor dentro e rodas.

Sempre en formación continua.

## Aptitudes



web design\*5 gañas de aprender\*6  
ambición\*5.5

(\*)[Escala de 0 (peor) a 6 (mellor).]

Actualizado: 25 de setembro do 2018

## Intereses

O meu interese actual céntrase na arquitectura de computadores e nos sistemas de memoria modernos, é dicir, na computación de altas prestacións (HPC). Con todo, a enxeñaría informática é unha ciencia multidisciplinar e por iso estou aberto a calquera tipo de proxecto ou área de coñecemento de interese.

## Educación

- dende 2017 Doutorando en Investigación en Tecnoloxías da Información Universidade da Coruña  
Grupo de Arquitectura de Computadores (GAC)
- 2016-2018 Mestrado Universitario en Enxeñaría Informática (MUEI) Universidade da Coruña
- 2012-2016 Grao en Enxeñaría Informática Universidade da Coruña  
Mención en Enxeñaría de Computadores. Matrícula de Honra no Traballo Fin de Grao e Premio ao Mellor Expediente da Promoción.
- 2010-2012 Bacharelato científico IES Ramón Cabanillas  
Matrícula de Honra concedida pola Xunta de Galicia

## Publicacións

- 2017 Marcos Horro, Gabriel Rodríguez, Juan Touriño, Mahmut T Kandemir (2017). Study of the Intel Knights Landing (KNL) memory system tradeoffs. In 13th International Summer School on Advanced Computer Architecture and Compilation for High-Performance and Embedded Systems (poster session). Fiuggi, Italy.
- 2016 Marcos Horro, Gabriel Rodríguez, Juan Touriño, Mahmut T Kandemir. Architectural exploration of heterogeneous memory systems. In 19th workshop on Compiler for Parallel Computing, pp. 1–8. Valladolid, Spain.
- 2016 Marcos Horro, Gabriel Rodríguez, Juan Touriño. Exploración y optimización energética de arquitecturas heterogéneas con el framework gem5. In Actas Jornadas Sarteco, pp. 509–516. Salamanca, Spain.
- 2012 Jose B. Búa, Marcos Horro. Actividades na Ensinanza Secundaria. Experiencia dun alumno no caso concreto de modelización de focos luminosos. In VI Congreso de AGAPEMA. Santiago de Compostela, Spain.

## Premios

- 2017 Axuda FPU do Ministerio de Educación de España
- 2016 Finalista no Premio ao Mellor Traballo Fin de Grao de código libre organizado pola Amtega
- 2016 Premio ao Mellor Expediente da promoción en Enxeñaría Informática
- 2012 Matrícula de Honra no Bacharelato

## Experiencia

- 2018 Profesor Contratado Predoutoral Universidade da Coruña  
Grupo de Arquitectura de Computadores (GAC)
- 2017 Doutorando (FPU) Universidade da Coruña  
Grupo de Arquitectura de Computadores (GAC)
- 2016 Investigador Universidade da Coruña  
Grupo de Arquitectura de Computadores (GAC)
- 2015 Bolseiro en departament Universidad da Coruña  
Bolsseiro no departamento de Electrónica e Sistemas

## Proxectos

A maior parte dos meus proxectos e traballos son de código aberto e atópanse dispoñibles no meu perfil de GitHub: <https://github.com/markoshorro>

O meu perfil completo atópase en <https://www.linkedin.com/in/marcoshorro/>

