



Marcos Horro

Doctorando (FPU)

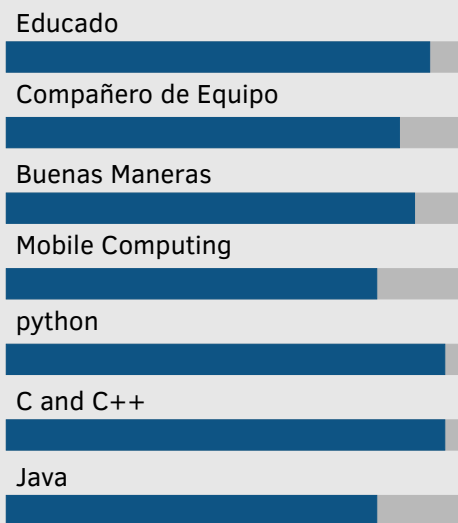
- 29 Julio 1994
- A Coruña
- +34 618 62 67 37
- <http://gac.udc.es/~marcos.horro>
- marcos.horro@udc.gal

Sobre mí

Actualmente realizando el Doctorado en Investigación y Tecnologías de la Información en la Universidade da Coruña, en el Departamento de Ingeniería de Computadores, en el Grupo de Arquitectura de Computadores. No tengo mucho tiempo para otras cosas, pero me encantan los deportes y todo aquello que tenga un motor y ruedas.

Siempre en formación continua.

Aptitudes



Web Design*5 Ganas de Aprender*6.0 Ambición*5.5

(*)[Escala de 0 (peor) a 6 (mejor).]

Actualizado: 25 de septiembre de 2018

Intereses

Mi línea de investigación es la arquitectura de computadores y los sistemas de memoria modernos, es decir, la computación de altas prestaciones (HPC). Con todo, la ingeniería informática es una ciencia multidisciplinar y por ello estoy abierto a cualquier tipo de proyecto o área de conocimiento de interés.

Educación

- desde 2017 Doctorando en Investigación y Tecnologías de la Información **Universidade da Coruña**
Grupo de Arquitectura de Computadores (GAC)
- 2016-2018 Máster Universitario en Ingeniería Informática **Universidade da Coruña**
- 2012-2016 Grado en Ingeniería Informática **Universidade da Coruña**
Mención en Ingeniería de Computadores. Matrícula de Honor en Trabajo Fin de Grado y Premio al Mejor Expediente.
- 2010-2012 Bachillerato Científico **IES Ramón Cabanillas**
Matrícula de Honor otorgada por la Xunta de Galicia

Publicaciones

- 2017 Marcos Horro, Gabriel Rodríguez, Juan Touriño, Mahmut T Kandemir (2017). Study of the Intel Knights Landing (KNL) memory system tradeoffs. In 13th International Summer School on Advanced Computer Architecture and Compilation for High-Performance and Embedded Systems (poster session). Fiuggi, Italy.
- 2016 Marcos Horro, Gabriel Rodríguez, Juan Touriño, Mahmut T Kandemir. Architectural exploration of heterogeneous memory systems. In 19th workshop on Compiler for Parallel Computing, pp. 1-8. Valladolid, Spain.
- 2016 Marcos Horro, Gabriel Rodríguez, Juan Touriño. Exploración y optimización energética de arquitecturas heterogéneas con el framework gem5. In Actas Jornadas Sarteco, pp. 509-516. Salamanca, Spain.
- 2012 Jose B. Búa, Marcos Horro. Actividades na Ensinanza Secundaria. Experiencia dun alumno no caso concreto de modelización de focos luminosos. In VI Congreso de AGAPEMA. Santiago de Compostela, Spain.

Premios

- 2017 Ayuda FPU del Ministerio de Educación
- 2016 Finalista en el Premio al Mejor Trabajo Fin de Grado en código abierto organizado por la Amtega
- 2016 Premio al Mejor Expediente de la Promoción en Ingeniería Informática
- 2012 Matrícula de Honor en Bachillerato

Experiencia

- 2018 Profesor Contratado Predoctoral **Universidade da Coruña**
Grupo de Arquitectura de Computadores (GAC)
- 2017 Doctorando (FPU) **Universidade da Coruña**
Grupo de Arquitectura de Computadores (GAC)
- 2016 Investigador **Universidade da Coruña**
Grupo de Arquitectura de Computadores (GAC)
- 2015 Becario en el Departamento **Universidade da Coruña**
Beca de Colaboración en el Departamento de Electrónica y Sistemas

Proyectos

He desarrollado proyectos en código abierto que están disponibles en mi perfil de GitHub: <https://github.com/markoshorro>

Mi perfil completo en LinkedIn: <https://www.linkedin.com/in/marcoshorro/>