



UNIVERSIDADE DA CORUÑA

DEPARTAMENTO DE ELECTRÓNICA Y SISTEMAS

**ANUNCIO**

**TESIS DOCTORAL**

**“DESIGN AND EVALUATION OF LOW-LATENCY COMMUNICATION MIDDLEWARE ON HIGH PERFORMANCE COMPUTING SYSTEMS”**

ROBERTO REY EXPÓSITO

DIRECTORES:

GUILLERMO LÓPEZ TABOADA

JUAN TOURIÑO DOMÍNGUEZ

*DÍA Y HORA: 6 DE NOVIEMBRE DE 2014 A LAS 11:30H*

*LUGAR: AULA DE GRADOS VÍCTOR GULÍAS, FACULTAD DE INFORMÁTICA*